



ISTITUTO NAZIONALE  
DI FISICA NUCLEARE

STRUTTURA DI ROMA II

Roma, 7 luglio 2016  
Via della Ricerca Scientifica, 1  
00133 – Roma (Italia)

## CAPITOLATO TECNICO RELATIVO A:

Produzione e fornitura di un Chip  $0.5 \times 0.5 \text{ cm}^2$  su wafer Si/SiO<sub>2</sub> composto da Josephson Junctions con 2 Nb Wiring Layers da realizzarsi su nostro disegno

### Caratteristiche:

Dimensioni chip  $0.5 \times 0.5 \text{ cm}^2$

Densità di corrente per le Giunzioni Josephson:  $100 \text{ A/cm}^2$ .

La dimensione minima delle Giunzioni Josephson è di 1 micron quadro.

La minima dimensione/spaziatura per ciascun layer deve essere 0.3 micron.

Dimensioni della griglia: 0.1 micron per tutti i layer eccetto che per il layer di giunzione layer che è 0.02 micron.

Il Responsabile del Procedimento

