

Curriculum Vitae

DATI PERSONALI

Nome e Cognome: Matteo Mario F. Beretta

STUDI

Laurea in Ingegneria Elettronica c/o Politecnico di Milano

STUDI POST UNIVERSITARI

(dottorato di ricerca, corsi di specializzazione, di perfezionamento, borse di studio)

Dottorato di Ricerca in Ingegneria Elettronica e delle Telecomunicazioni

CONTRATTI

Assegno di Ricerca

Dal 13 Febbraio 2001 al 24 Novembre 2004 presso i Laboratori Nazionali di Frascati dell'INFN.

Contratto a tempo determinato: Art. 23

Dal 25 Novembre 2004 al 24 Novembre 2007 presso Laboratori Nazionali di Frascati dell'INFN.

Ai sensi delle disposizioni contenute nell'art.1, comma 519, della legge 296/2006, sono stato incluso nella graduatoria del personale stabilizzabile e mantenuto in servizio fino al 31/12/2012.

Contratto a tempo determinato: Art. 23

Dal 1 Gennaio 2013 con proroghe annuali fino al 31 Dicembre 2015 presso Laboratori Nazionali di Frascati dell'INFN.

Con deliberazione n. 12608 del 26 Novembre 2012 risulta stipulato il nuovo contratto di lavoro a tempo determinato in relazione alle necessità di collaborazione tecnica nell'ambito delle attività di progettazione, sviluppo, caratterizzazione, realizzazione e messa in opera di dispositivi e sistemi elettronici digitali e/o ASICs digitali per esperimenti di fisica.

Assunzione a tempo indeterminato

Dal 1 Gennaio 2015 assunto a tempo indeterminato come tecnologo presso i Laboratori Nazionali di Frascati dell'INFN.

INCARICHI DI RESPONSABILITÀ

- Periodo 2001 - 2004: responsabile installazione e setup camere MDT dei LNF al testbeam;
- periodo 2003 -2009: responsabile dei servizi di alte e basse tensioni dello spettrometro di ATLAS;
- periodo 2004-2008: responsabile del commissioning e installazione delle stazioni MDT sull'esperimento;
- periodo 2009-2014: responsabile progettazione del core memoria associativa per l'ASIC AMchip di Fast Track e test del chip;
- periodo 2009-2014: responsabile progettazione e produzione scheda di clustering di Fast Track;

- dal 2018: co-responsabile dei servizi di alte e basse tensioni dello spettrometro di ATLAS per l'upgrade di fase 2;
- dal 2018: responsabile dei servizi di alte e basse tensioni del rivelatore a muoni di ATLAS per l'upgrade di fase 2;
- dall' 1/05/2019 responsabile reparto Automatismi e Controlli del Servizio Elettronica e Automazione della Divisione Ricerca dei Laboratori Nazionali di Frascati.

CORSI DI FORMAZIONE

Tipo di corso: **Corso di Progettazione di dispositivi elettronici mediante l'uso di strumenti CAD**

Sede del Corso: INFN sez. BARI

Durata: Dal 4 al 7 Dicembre 2001

Tipo di corso: **Corso di Progettazione ASIC tenuto dall'Austria-microsystems: HIT-KIT Training**

Sede del Corso: Lulea University of Technology, Sweden

Durata: Dal 15 al 17 Marzo 2006

Tipo di corso: **Corso Cadence: Customized Encounter Bottom Up Flow**

Sede del Corso: INFN sez. Milano

Durata: Dal 19 al 20 Maggio 2014

Tipo di corso: **Public Speaking base**

Sede del Corso: INFN Laboratori Nazionali di Frascati

Durata: Dal 28 al 29 Marzo 2019

Tipo di corso: **ANSYS HFSS**

Sede del Corso: INFN Laboratori Nazionali di Frascati

Durata: Dal 15 Maggio 2019

ATTIVITÀ DIDATTICA

Docente del corso di *Cibernetica Applicata*, per la laurea specialistica in Fisica presso l'università di Tor Vergata, negli anni 2005 e 2006.

Docente del corso *Introduzione al VHDL per logiche programmabili* presso i Laboratori Nazionali di Frascati dell'INFN negli anni 2001, 2003, 2005, 2006, 2007, 2009, 2011.

Docente del corso *FPGA con processori embedded* nell'anno 2012.

Durante il dottorato di ricerca (1998 - 2000) ho svolto attività didattica (seminari, esercitazioni) per il corso di *Telerilevamento e Diagnostica Elettromagnetica* presso il Politecnico di Milano, negli anni 1998,1999 e 2000.

LINGUE STRANIERE

Buona conoscenza della lingua inglese.

CONOSCENZE INFORMATICHE

Strumenti: **Pc, Workstation, CPU VME**

Buona conoscenza del Sistema operativo: **Windows, Unix e Linux**

Software utilizzati correntemente:

- Pacchetto applicativo: **Microsoft Office (Word, Excel, Power Point)**
- Software di calcolo numerico: **Matlab, Matematica, R**
- CAD elettronico: **Cadence, Synopsys, Dolphin Integration**
- Ambienti di sviluppo: **Xilinx Foundation ISE, Xilinx EDK, Xilinx Vivado, Xilinx SDK, Actel Libero, Modelsim, XJTAG**
- Linguaggi di programmazione: **C, C++, Fortran**
- Linguaggi di descrizione hardware: **VHDL, Verilog, SystemC**