

Capitolato Tecnico

Capitolato Tecnico per la produzione di 3 schede prototipali su bus PCIe per l'upgrade del readout dei pixel-detector degli esperimenti ATLAS e CMS al CERN

Le schede oggetto di questo acquisto sono schede PCIe 8x, quindi con 8 canali ad alta velocità sul bus PCI, in grado di interfacciare i futuri rivelatori a pixel degli esperimenti al CERN di Ginevra. In particolare di ATLAS e CMS. Di seguito, nel capitolato tecnico, sono elencate le specifiche richieste sia per i materiali di produzione delle schede sia per il montaggio dei componenti. In particolare, per il montaggio dei componenti sono specificati quali sono da acquistare da parte della ditta vincitrice di gara (incaricata alla realizzazione delle schede).

La scheda prototipale deve inoltre essere in grado di connettere altri 8 canali ad alta velocità, come spiegato di seguito, sui vari connettori di I/O. In totale dovranno essere gestibili 16 link differenziali in grado di comunicare ad una velocità minima di 2 Gb/s.

In aggiunta al capitolato tecnico si allegano lo schema elettrico della e la lista dei materiali da acquistare. Quest'ultima documentazione è fornita in formato elettronico, scaricabile dal sito seguente, entro la data di scadenza di presentazione delle offerte:

[http://www.bo.infn.it/vipix/Allegato Scheda Pixel Rod.zip](http://www.bo.infn.it/vipix/Allegato_Scheda_Pixel_Rod.zip)

Importo a base di gara € **20.000**, con esclusione dell'IVA perché il materiale ha destinazione CERN di Ginevra (Svizzera), per la produzione completa di 3 schede prototipali.

Ad estensione dell'importo iniziale di cui sopra la ditta vincitrice di gare si impegna, per i 2 anni successivi alla data di riferimento dell'ordine, a fornire un successivo batch di altre 3 schede su richiesta della Sezione INFN di Bologna alle medesime condizioni contrattuali di capitolato tecnico, ed allo stesso prezzo complessivo di **20.000€**.

Stazione appaltante: **Sezione di Bologna dell'INFN**